



日 本 国 特 許 庁

PATENT OFFICE
JAPANESE GOVERNMENT

CFO 12549 US /K
App'n No. 09/022,979
GAU: 2131

別紙添付の書類に記載されている事項は下記の出願書類に記載されている事項と同一であることを証明する。

This is to certify that the annexed is a true copy of the following application as filed with this Office.

出 願 年 月 日
Date of Application:

1997年 2月14日

出 願 番 号
Application Number:

平成 9年特許願第030286号

出 願 人
Applicant (s):

キヤノン株式会社

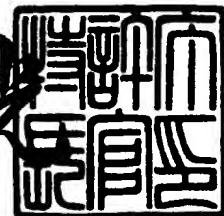
Best Available Copy

CERTIFIED COPY OF
PRIORITY DOCUMENT

1998年 3月13日

特 許 庁 長 官
Commissioner,
Patent Office

荒井寿



出証番号 出証特平10-3013982

【書類名】 特許願

【整理番号】 3320037

【提出日】 平成 9年 2月14日

【あて先】 特許庁長官殿

【国際特許分類】 H04L 12/66

【発明の名称】 通信方法および通信装置

【請求項の数】 23

【発明者】

 【住所又は居所】 東京都大田区下丸子3丁目30番2号 キヤノン株式会社
社内

 【氏名】 新井田 光央

【発明者】

 【住所又は居所】 東京都大田区下丸子3丁目30番2号 キヤノン株式会社
社内

 【氏名】 波多江 真一

【特許出願人】

 【識別番号】 000001007

 【氏名又は名称】 キヤノン株式会社

 【代表者】 御手洗 富士夫

【代理人】

 【識別番号】 100090273

 【弁理士】

 【氏名又は名称】 國分 孝悦

 【電話番号】 03-3590-8901

【手数料の表示】

 【予納台帳番号】 035493

 【納付金額】 21,000円

【提出物件の目録】

 【物件名】 明細書 1

【物件名】 図面 1

【物件名】 要約書 1

【包括委任状番号】 9117732

【ブルーフの要否】 要

【書類名】 明細書

【発明の名称】 通信方法および通信装置

【特許請求の範囲】

【請求項1】 複数種類の通信方式の中から任意の通信方式を選択して、通信路に接続されている機器を制御するためのコマンドデータを送受信するようになされた通信方法において、

上記複数種類の通信方式が備える各複数のコマンドデータのうち、少なくとも一部は各通信方式で共通のコマンドデータであることを特徴とする通信方法。

【請求項2】 複数種類の通信方式の中から任意の通信方式を選択して、通信路に接続されている機器を制御するためのコマンドデータを送受信するとともに、受信したコマンドデータに基づいて上記通信路に接続されている機器の制御データを発生するようになされた通信方法において、

上記複数種類の通信方式で発生される各複数の制御データのうち、少なくとも一部は各通信方式で共通の制御データであることを特徴とする通信方法。

【請求項3】 上記複数種類の通信方式の中の1つとして、IEEE1394規格による通信方式を選択可能であることを特徴とする請求項1または2に記載の通信方法。

【請求項4】 上記複数種類の通信方式の中の1つとして、RS-232C規格による通信方式を選択可能であることを特徴とする請求項1または2に記載の通信方法。

【請求項5】 上記複数種類の通信方式の中の1つとして、RS-422規格による通信方式を選択可能であることを特徴とする請求項1または2に記載の通信方法。

【請求項6】 複数種類の通信方式に夫々対応して設けられ、通信路に接続された機器を制御するためのコマンドデータを送受信する複数の通信手段と、上記複数の通信手段が受信するコマンドデータをデコードして上記通信路に接続された機器を制御するための制御データを発生するデコード手段とを備えた通信装置であって、

上記デコード手段は、上記複数の通信手段がそれぞれの通信方式で受信する同

じ機能を有するコマンドデータに対して、同じ制御データを発生することを特徴とする通信装置。

【請求項7】 上記デコード手段は、上記通信路に接続された機器を制御するための制御データをあらかじめ記憶しておくための記憶手段と、

上記複数の通信手段が受信するコマンドデータに応じて上記制御データが記憶されている記憶手段のアドレスを発生させるアドレス発生手段とを備え、

上記アドレス発生手段は、上記複数の通信手段がそれぞれの通信方式で受信する同じ機能を有するコマンドデータに対して、上記記憶手段における同じアドレスを発生させることを特徴とする請求項6に記載の通信装置。

【請求項8】 上記複数の通信手段がそれぞれの通信方式で受信する同じ機能を有するコマンドデータは、同じコマンドデータであることを特徴とする請求項6または7に記載の通信装置。

【請求項9】 上記複数種類の通信手段の1つとして、IEEE1394規格による通信手段を含むことを特徴とする請求項6～8の何れか1項に記載の通信装置。

【請求項10】 上記複数種類の通信手段の1つとして、RS-232C規格による通信手段を含むことを特徴とする請求項6～8の何れか1項に記載の通信装置。

【請求項11】 上記複数種類の通信手段の1つとして、RS-422規格による通信手段を含むことを特徴とする請求項6～8の何れか1項に記載の通信装置。

【請求項12】 複数種類の通信方式に夫々対応して設けられ、通信路に接続された機器を制御するためのコマンドデータを送受信する複数の通信手段と、上記複数の通信手段が受信するコマンドデータをデコードして上記通信路に接続された機器を制御するための制御データを発生するデコード手段とを備えた通信装置であって、

上記複数の通信手段は少なくとも、N個（Nは2以上の整数）のコマンドデータを送受信することが可能な第1の通信手段と、M個（Mは2以上の整数）のコマンドデータを送受信することが可能な第2の通信手段とを含み、 $N \geq M$ である

とともに、上記M個のコマンドデータは上記N個のコマンドデータに含まれるコマンドデータであることを特徴とする通信装置。

【請求項13】 上記第1の通信手段は、IEEE1394規格による通信手段であることを特徴とする請求項12に記載の通信装置。

【請求項14】 上記第2の通信手段は、RS-232C規格による通信手段であることを特徴とする請求項12または13に記載の通信装置。

【請求項15】 上記第2の通信手段は、RS-422規格による通信手段であることを特徴とする請求項12または13に記載の通信装置。

【請求項16】 複数種類の通信方式に夫々対応して設けられ、通信路に接続された機器を制御するためのコマンドデータを送受信する複数の通信手段と、上記複数の通信手段が受信するコマンドデータをデコードして上記通信路に接続された機器を制御するための制御データを発生するデコード手段とを備えた通信装置であって、

上記複数の通信手段は少なくとも、N個（Nは2以上の整数）のコマンドデータを送受信することが可能な第1の通信手段と、M個（Mは2以上の整数）のコマンドデータを送受信することが可能な第2の通信手段とを含み、上記M個のコマンドデータの一部は上記N個のコマンドデータに含まれるコマンドデータであることを特徴とする通信装置。

【請求項17】 上記第1の通信手段は、IEEE1394規格による通信手段であることを特徴とする請求項16に記載の通信装置。

【請求項18】 上記第2の通信手段は、RS-232C規格による通信手段であることを特徴とする請求項16または17に記載の通信装置。

【請求項19】 上記第2の通信手段は、RS-422規格による通信手段であることを特徴とする請求項16または17に記載の通信装置。

【請求項20】 複数種類の通信方式に対応して設けられ、通信路に接続された機器を制御するためのコマンドデータを送受信する複数の通信手段と、

上記通信手段に上記コマンドデータを供給する供給手段とを有し、

上記供給手段が供給する上記複数種類の通信方式が備える各複数のコマンドデータのうち、少なくとも一部は各通信方式で共通のコマンドデータであることを

特徴とする通信装置。

【請求項 21】 上記複数種類の通信方式の中の 1 つとして、IEEE 1394 規格による通信方式を選択可能であることを特徴とする請求項 20 に記載の通信装置。

【請求項 22】 上記複数種類の通信方式の中の 1 つとして、RS-232C 規格による通信方式を選択可能であることを特徴とする請求項 20 に記載の通信装置。

【請求項 23】 上記複数種類の通信方式の中の 1 つとして、RS-422 規格による通信方式を選択可能であることを特徴とする請求項 20 に記載の通信装置。

【発明の詳細な説明】

【0001】

【発明の属する技術分野】

本発明は通信方法および通信装置に関し、特に、デジタル VTR、テレビジョン受像機、チューナなどの AV 機器をバスに接続し、これらの電子機器間においてデジタルビデオ信号、デジタルオーディオ信号などを送受信するための通信方法および通信装置に関するものである。

【0002】

【従来の技術】

近年、コンピュータ等に用いる中央処理装置 (CPU) の処理能力の向上、ハードウェアを動かすオペレーティングシステム (OS) のグラフィックスへの対応化、ネットワークにおける通信情報の大容量化とデジタル化、あるいは情報圧縮技術の発展などに伴い、文書などのテキスト情報だけでなく、画像や音声などの様々な情報を複合的に扱った装置やシステムが広く用いられるようになってきている。

【0003】

そして、このようなマルチメディア技術の発展に伴い、1 つのデジタル I/F バスシステムを介してあらゆる種類のデータをあらゆる形態であらゆる通信プロトコルに乗せて伝送することが可能になってきている。また、1 つの通信プロト

コルに対応した装置がその内部に複数のユニットを持ち、それぞれのユニットに対して、外部からの制御または外部との情報のやり取りを行うことも可能となってきた。

【0004】

例えば、上記デジタルI/Fバスシステムの一例として、デジタルビデオテープレコーダ（以下、VTRという）、デジタルテレビジョン受像器、チューナなどのAV機器や、パーソナルコンピュータ（以下、PCという）等をIEEE1394（以下、1394という）シリアルバスを用いて相互に接続し、これらの電子機器間でデジタルビデオ信号、デジタルオーディオ信号などを送受信する通信システムが提案されている。以下に、この1394システムについて概要を説明する。

【0005】

1394システムは、例えば図3に示すように、デジタル機器として、デジタルI/FからVGA（Video Graphics Array）入力対応のPC、VTRおよびデジタルI/FからVGA出力対応のデジタルカメラ（以下、DCAMという）、デジタルカムコーダ（以下、DVCRという）を備えている。そして、DVCRとPCとの間、PCとVTRとの間およびVTRとDCAMとの間は、上記1394シリアルバスで接続される。

【0006】

なお、上述の各デジタル機器は、1394シリアルバス上のデジタルデータおよび制御データを中継する機能を有している。また、1394シリアルバスのためのケーブルは、3組のシールド付き対線を備えている。各組の対線は、プロトコル信号転送用やデータ転送用に用いられるとともに、電力供給用にも用いられるようになっており、システム中に電源オフされた機器があってもシステム全体が動作し得るように構成されている。

【0007】

上述の各デジタル機器の基本的構成は、ユーザインタフェースである操作部、表示部、全体の動作制御や通信時のパケットの作成およびアドレス保持等を行うCPU、1394シリアルバスに対するデジタルI/F、および図示しないデッ

キ部やチューナ部あるいはカメラ部とデジタルI/Fとを切り換えるスイッチ部を備えて構成されている。

【0008】

ところで、1394システムにおいては、図4に示すように所定の通信サイクル(125 μ s)で通信が行われる。そして、ビデオデータやオーディオデータのような時間軸を持ったデータは、一定のデータレートで転送帯域が保証されたアイソクロノス(同期)通信によって通信され、制御コマンドのような制御データは、必要に応じて不定期にアシンクロナス(非同期)通信される。

【0009】

このような通信においては、各通信サイクルの始めにサイクル・スタート・パケットがあり、それに続いてアイソクロノス通信のためのパケットを送信する期間が設定される。このとき、アイソクロノス通信のための各パケットに各々チャンネル番号を付けることにより、複数チャンネルのアイソクロノス通信を同時に行うことができる。

【0010】

例えば、DVCRからVTRへの通信にチャンネル1を割り付けると、DVCRは、サイクル・スタート・パケットの直後にチャンネル番号1のアイソクロノス通信パケットをバス上に送出する。一方、VTRは、バス上のパケットを監視してチャンネル番号1が付されたパケットを取り込むことによって、DVCRとVTRとの間でアイソクロノス通信が実行される。

【0011】

同様に、DCAMからPCへのパケットにチャンネル番号2を割り付けると、チャンネル番号1のパケットの後でチャンネル番号2のパケットがバス上に送出されることによりDCAMとPCとの間でアイソクロノス通信が実行され、チャンネル1とチャンネル2とのアイソクロノス通信が並行して行われる。そして、各通信サイクル中ですべてのアイソクロノス通信パケットの送信が完了した後で、次のサイクル・スタート・パケットまでの期間がアシンクロナス通信に使用される。

【0012】

引き続き、上記1394シリアルバスシステムが動作可能となるためのバスマ

ネージメントについて説明する。

バスマネージャとなる装置は、はじめにネットワーク構造と全ノードの接続状態とを把握し、各ノードIDの定義やアイソクロノス通信の制御を行うことにより、バス通信のコントロールを行う。

【0013】

すなわち、上述のような通信システムにおいては、電源投入時や新たなデジタル機器を接続したり切り離れた際に、その接続形態に応じて各機器（ノード）に対して自動的にノードID（図3における#0、#1、#2、#3の物理アドレス）を上記CPU内のメモリに記憶されたアドレスプログラムおよびアドレステーブルに基づく以下の手順によって割り付けて、トポロジを自動設定する。

【0014】

以下、このノードIDの割り付け手順を簡単に説明するが、この手順は、システムの階層構造の決定、各ノードに対する物理アドレスの付与から成る。

ここでは、上記各デジタル機器に関して、PCをノードA、DVCRをノードB、VTRをノードC、DCAMをノードDとする。

【0015】

まず、各ノードは、1394シリアルバスによって自己が接続された相手ノードに対して相手が自分の親であることを互いに伝達し合う。このとき先に相手に伝達した方を優先して、最終的にこのシステムにおける各ノード間の親子関係、すなわち、システムの階層構造および他のノードに対して子にならないノードであるルートノードが決定される。

【0016】

具体的には、ノードDがノードCに対して相手が親であることを伝達し、ノードBがノードAに対して相手が親であることを伝達する。また、ノードAがノードCに対して相手が親であることを伝達するとともに、ノードCがノードAに対して相手が親であることを伝達した場合には、先に相手に伝達した方を優先し、ノードCによる伝達の方が早ければノードAをノードCの親とする。この結果、ノードAは他のいずれのノードに対しても子になることがなく、この場合にはルートノードとなる。

【0017】

このように各デジタル機器の親子関係が決定された後に、物理アドレスの付与が行われる。この物理アドレスの付与は、基本的には親ノードが子ノードに対してアドレス付与を許可し、更に各子ノードがポート番号の若い方に接続された子ノードから順にアドレス付与を許可することによって行われる。

【0018】

図3の例で上述のように親子関係が決定された場合には、まずノードAがノードBに対してアドレス付与を許可し、この結果ノードBは自己に物理アドレス#0を付与する。そして、このことをバス上に送出することにより、「物理アドレス#0は割当済」であることを他のノードに通知する。

【0019】

次に、ノードAがノードCに対してアドレス付与を許可すると、同じくノードCの子であるノードDにアドレス付与を許可する。この結果、ノードDは自己に物理アドレスとして#0の次の物理アドレスである#1を付与し、このことをバス上に送出する。

【0020】

その後、ノードCは自己に物理アドレス#2を付与してこのことをバス上に送出し、最後にノードAが自己に物理アドレス#3を付与してこのことをバス上に送出する。

なお、このノードIDの割り付け手順を含む1394シリアルバスの詳細は、「IEEE1394シリアルバス仕様書」として公開されている。

【0021】

次に、データ転送の手順について説明する。

上述のような物理アドレスが付与されることによってデータ転送が可能となるが、1394シリアルバスシステムでは、データ転送に先立って上記ルートノードによりバス使用権の調停が行われる。すなわち、1394では、図4に示したように、あるタイミングでは1チャンネルのデータのみの転送が行われるために、まずバス使用権を調停する必要がある。

【0022】

各ノードは、データ転送を行いたいときには自己の親ノードに対してバス使用権を要求し、この結果としてルートノードが各ノードからのバス使用権の要求を調停する。その結果バス使用権を得たノードは、データ転送を始める前に伝送速度の指定を行い、100Mbpsか200Mbpsまたは400Mbpsか等を送信先ノードに通知する。

【0023】

その後、アイソクロノス通信の場合には、送信元ノードは、サイクル・マスタであるルートノードが上記通信サイクルに同期して送出するサイクル・スタート・パケットを受信した後直ちに、指定したチャンネルでデータ転送を開始する。なお、上記サイクル・マスタは、上記サイクル・スタート・パケットをバス上に送出するとともに、各ノードの時刻合わせを行う。

【0024】

一方、コマンド等の制御データの転送を行うアシンクロナス通信の場合には、各通信サイクル内の同期転送が終了した後にアシンクロナス通信のための調停が行われ、送信元ノードから送信先ノードへデータ転送が開始される。

以上が1394シリアルバスシステムについての概要である。

【0025】

また、従来のシリアルデータ通信方式として、上述のIEEE1394規格の他に、RS-232C規格やRS-422規格などが現在も存在し、使用されている。これらの規格は、データ端末装置(DTE)とデータ回線終端装置(DCE)との間においてシリアル2進データ交換を用いる相互接続について規定している。これらの規格は、アメリカ規格協会(ANSI)により作成され、公開されている。

【0026】

【発明が解決しようとする課題】

上記1394シリアルバスシステムは、比較的近年になって用いられるようになってきた通信方式であり、RS-232CやRS-422を用いた従来の通信方式は現在でも広く用いられている。そのため、1394に対応したデジタル機器や、RS-232CやRS-422に対応したデジタル機器が混在しているの

が現状である。

【0027】

したがって、P1394インタフェースと、RS-232CやRS-422インタフェースとの両方を備えた装置が広く要求されることが予想される。しかしながら、2種類以上の方式で通信を行うために2種類以上の通信装置を同じ機器内に備えると、回路規模が増大してしまい、著しいコストアップを余儀なくされるという問題があった。

【0028】

本発明は、このような問題を解決するために成されたものであり、回路規模の増大によるコストアップを招くことなく、1つの機器で2種類以上の通信方式を選択できるようにすることを目的とする。

【0029】

【課題を解決するための手段】

本発明による通信方法は、複数種類の通信方式の中から任意の通信方式を選択して、通信路に接続されている機器を制御するためのコマンドデータを送受信するようになされた通信方法において、上記複数種類の通信方式が備える各複数のコマンドデータのうち、少なくとも一部は各通信方式で共通のコマンドデータであることを特徴とする。

【0030】

本発明による通信方法の他の特徴とするところは、複数種類の通信方式の中から任意の通信方式を選択して、通信路に接続されている機器を制御するためのコマンドデータを送受信するとともに、受信したコマンドデータに基づいて上記通信路に接続されている機器の制御データを発生するようになされた通信方法において、上記複数種類の通信方式で発生される各複数の制御データのうち、少なくとも一部は各通信方式で共通の制御データであることを特徴とする。

【0031】

ここで、上記複数種類の通信方式の中の1つとして、IEEE1394規格による通信方式、RS-232C規格による通信方式、あるいはRS-422規格による通信方式を選択可能である。

【0032】

本発明による通信装置は、複数種類の通信方式に夫々対応して設けられ、通信路に接続された機器を制御するためのコマンドデータを送受信する複数の通信手段と、上記複数の通信手段が受信するコマンドデータをデコードして上記通信路に接続された機器を制御するための制御データを発生するデコード手段とを備えた通信装置であって、上記デコード手段は、上記複数の通信手段がそれぞれの通信方式で受信する同じ機能を有するコマンドデータに対して、同じ制御データを発生することを特徴とする。

【0033】

ここで、上記デコード手段は、上記通信路に接続された機器を制御するための制御データをあらかじめ記憶しておくための記憶手段と、上記複数の通信手段が受信するコマンドデータに応じて上記制御データが記憶されている記憶手段のアドレスを発生させるアドレス発生手段とを備え、上記アドレス発生手段は、上記複数の通信手段がそれぞれの通信方式で受信する同じ機能を有するコマンドデータに対して、上記記憶手段における同じアドレスを発生させるように構成しても良い。

【0034】

また、上記複数の通信手段がそれぞれの通信方式で受信する同じ機能を有するコマンドデータは、同じコマンドデータであっても良い。

【0035】

本発明による通信装置の他の特徴とするところは、複数種類の通信方式に夫々対応して設けられ、通信路に接続された機器を制御するためのコマンドデータを送受信する複数の通信手段と、上記複数の通信手段が受信するコマンドデータをデコードして上記通信路に接続された機器を制御するための制御データを発生するデコード手段とを備えた通信装置であって、上記複数の通信手段は少なくとも、 N 個（ N は2以上の整数）のコマンドデータを送受信することが可能な第1の通信手段と、 M 個（ M は2以上の整数）のコマンドデータを送受信することが可能な第2の通信手段とを含み、 $N \geq M$ であるとともに、上記 M 個のコマンドデータは上記 N 個のコマンドデータに含まれるコマンドデータであることを特徴とす

る。

【0036】

本発明による通信装置のその他の特徴とするところは、複数種類の通信方式に夫々対応して設けられ、通信路に接続された機器を制御するためのコマンドデータを送受信する複数の通信手段と、上記複数の通信手段が受信するコマンドデータをデコードして上記通信路に接続された機器を制御するための制御データを発生するデコード手段とを備えた通信装置であって、上記複数の通信手段は少なくとも、N個（Nは2以上の整数）のコマンドデータを送受信することが可能な第1の通信手段と、M個（Mは2以上の整数）のコマンドデータを送受信することが可能な第2の通信手段とを含み、上記M個のコマンドデータの一部は上記N個のコマンドデータに含まれるコマンドデータであることを特徴とする。

【0037】

本発明による通信装置のその他の特徴とするところは、複数種類の通信方式に対応して設けられ、通信路に接続された機器を制御するためのコマンドデータを送受信する複数の通信手段と、上記通信手段に上記コマンドデータを供給する供給手段とを有し、上記供給手段が供給する上記複数種類の通信方式が備える各複数のコマンドデータのうち、少なくとも一部は各通信方式で共通のコマンドデータであることを特徴とする。

【0038】

【発明の実施の形態】

（第1の実施形態）

以下、本発明の一実施形態を図面を参照しながら説明する。図1は、SDビデオ信号を記録再生するためのビデオカメラ、いわゆるSDビデオカメラに本発明を適用した実施形態を示すブロック図である。

【0039】

図1において、1はレンズ、3はCCDなどの撮像素子、5はカメラ処理部、7は磁気テープなどの記録媒体、9はヘリカルスキャンヘッド（以下、ヘッドと称する）、11は誤り訂正回路（以下、ECC回路と称する）、13はビデオ信号処理回路、15は切替回路、17はオーディオ信号処理回路、19はサブコー

ドデータ処理回路である。

【0040】

また、21は付随データ処理回路（以下、AUXデータ処理回路と称する）、23は演算処理装置（以下、MPUと称する）、25はフォーマット回路、27はインタフェース回路（以下、I/F回路と称する）、29は読み出し専用メモリ（以下、ROMと称する）、31は1394ドライバ、33はRS-232Cドライバ、35は1394入出力ポート、37はRS-232C入出力ポート、39はサーボ回路、41はデータバスである。

【0041】

レンズ1を通して撮影された被写体像は、CCD3により光電変換された後、カメラ処理部5により所定の信号処理が施される。これにより、デジタル映像信号としていわゆる4:1:1の比率で成る輝度信号Yおよび色差信号U、Vが生成される。ここで生成されたこれらのデジタル映像信号は、それぞれ切替回路15に入力される。

【0042】

符号化時には、MPU23による切替え制御により、上記切替回路15からビデオ信号処理回路13に上記生成されたデジタル映像信号が入力される。ビデオ信号処理回路13では、上述の4:1:1のデジタル映像信号に対して、ブロック化、離散コサイン変換（以下、DCTと称する）、量子化、固定長符号化などによる圧縮符号化処理が施される。

【0043】

また、符号化時には、図示しないマイクロフォンや音声アンプ等の回路から切替回路15を介してデジタルオーディオ信号がオーディオ信号処理回路17に入力され、符号化される。さらに、符号化時には、サブコードデータおよびAUXデータが、それぞれMPU23からサブコードデータ処理回路19およびAUXデータ処理回路21に入力され、処理される。

【0044】

上記ビデオ信号処理回路13、オーディオ信号処理回路17、サブコードデータ処理回路19およびAUXデータ処理回路21の各回路で処理されたビデオ信

号、オーディオ信号、サブコードデータおよびAUXデータの各信号は、それぞれデータバス41を介してECC回路11に入力され、ここで誤り訂正符号が付加される。そして、図示しない変調回路やヘッドアンプなどを経て、ヘッド9から磁気テープ7に書き込まれる。

【0045】

一方、復号時には、ヘッド9により磁気テープ7上のトラックからデジタル信号が再生され、再生されたデジタル信号は、ECC回路11により誤り訂正処理が施される。そして、ブロック化されたデジタルデータとしてECC回路11よりデータバス41に出力されるデジタル信号のうち、映像信号は、該データバス41に接続されているビデオ信号処理回路13によりデコード処理が施され、いわゆる4:1:1の比率で成る輝度信号Yおよび色差信号U、Vが生成される。ここで生成された各信号は、切替回路15を介して外部に出力される。

【0046】

また、ブロック化されたデジタルデータとしてECC回路11より出力されるデジタル信号のうち、オーディオ信号も映像信号と同様に、データバス41を介してオーディオ信号処理回路17に入力され、ここでデコード処理が施された後に、切替回路15を介して外部に出力される。一方、データバス41に接続されたサブコードデータ処理回路19およびAUXデータ処理回路21からは、デコード処理されたサブコードデータおよびAUXデータがそれぞれMPU23に入力される。

【0047】

フォーマット回路25には、上記データバス41を介して、圧縮符号化されたビデオおよびオーディオデータが入力される。ここで、ビデオ信号処理回路13およびオーディオ信号処理回路17が符号化動作を行っているときには、フォーマット回路25に入力されるビデオおよびオーディオデータは、例えばECC回路11によって誤り訂正符号が付加される前のデータである。また、ビデオ信号処理回路13およびオーディオ信号処理回路17が復号化動作を行っているときには、フォーマット回路25に入力されるビデオおよびオーディオデータは、例えばECC回路11によって誤り訂正符号が除去された後のデータである。

【0048】

さらに、MPU23より出力されたサブコードデータおよびAUXデータが、それぞれフォーマット回路25に入力される。これらのビデオデータ、オーディオデータ、サブコードデータおよびAUXデータは、フォーマット回路25によってDIFデータ（デジタルインタフェースデータ）に再構成され、I/F回路27に出力される。これらのDIFデータは、I/F回路27によってパケット化される。

【0049】

そして、1394インタフェースを用いる場合には、上記I/F回路27で生成されたパケットデータは、1394ドライバ31を介して1394入出力ポート35に送られる。一方、RS-232Cインタフェースを用いる場合には、上記I/F回路27で生成されたパケットデータは、RS-232Cドライバ33を介してRS-232C入出力ポート37に送られる。

【0050】

1394インタフェースを用いるか、RS-232Cインタフェースを用いるかの選択は、図示しない外部の選択スイッチなどの操作によりユーザが行っても良いし、MPU23等がインタフェースの接続を検出して自動的に切り替えるようにしても良い。

【0051】

サーボ回路39は、MPU23からの指示信号により、磁気テープ7の走行を制御する。なお、MPU23は、図示しない操作パネルから入力される指示情報への対応や、本デジタルVTRのシステム全体の動作モードおよび各種の状態遷移の管理などを実行する。

【0052】

このサーボ回路39は、図示しない回転ドラムやキャプスタンの駆動を定常的に維持する機能を主に受け持っている。すなわち、該サーボ回路39には、テープ送り速度の制御のための図示しないキャプスタンモータおよびその回転状況を把握するためのキャプスタンFG（Frequency generator）と、回転ドラムの回転駆動のためのドラムモータおよびその回転速度や回転位相の確認のための各検

出器FG, PG (Phase generator) とが接続され、各々がサーボ回路39により制御されている。

【0053】

上記1394入出力ポート35へは、外部から本実施形態のSDビデオカメラに対するコマンドデータが入力される。図2は、この1394入出力ポート35に入力される1394用のコマンドデータの一般的な形式を示す図である。図2において、CT/RCはコマンドタイプおよびレスポンスコードを示すものであり、それぞれ4ビットのコードである。次の表1に上記コマンドタイプのコードを示し、表2に上記レスポンスコードのコードを示す。

【0054】

【表1】

CT/RCコード (バイナリ)		コマンドタイプ
MSB	LSB	
0 0 0 0		制御コマンド
0 0 0 1		状態照会コマンド
0 0 1 0		サポート照会コマンド
0 0 1 1		報告要求コマンド
0 1 0 0		(未使用)
0 1 0 1		(未使用)
0 1 1 0		(未使用)
0 1 1 1		(未使用)

【0055】

【表 2】

CT/RCコード (バイナリ)		レスポンスコード
MSB	LSB	
1 0 0 0		条件不具備
1 0 0 1		容 認
1 0 1 0		拒 絶
1 0 1 1		遷移中
1 1 0 0		条件具備／待機中
1 1 0 1		変更済
1 1 1 0		(未使用)
1 1 1 1		ビジー

【0056】

また、図2において、HAはヘッダアドレス、EHAは拡張ヘッダアドレスを示す。ヘッダアドレスは8ビットのコードであり、通信インタフェース（通信路）に接続される1つの機器内にある複数の機器（サブデバイス）の識別コードになっている。すなわち、ヘッダアドレスの上位5ビットは、サブデバイスの種類を表すサブデバイスタイプを示し、下位3ビットは、上位5ビットで示される同じタイプのサブデバイスの中での番号を示すサブデバイス番号である。なお、拡

張ヘッダアドレスは、将来のために予約されているヘッダアドレスである。表3に、サブデバイスタイプの一例を示す。

【0057】

【表 3】

コード (バイナリ)		サブデバイスタイプ
MSB	LSB	
0 0 0 0 0	0	ビデオモニタ
0 0 0 0 1	1	(未使用)
0 0 0 1 0	0	(未使用)
0 0 0 1 1	1	(未使用)
0 0 1 0 0	0	ビデオカセットレコーダ (VCR)
0 0 1 0 1	1	テレビチューナ
0 0 1 1 0	0	(未使用)
0 0 1 1 1	1	ビデオカメラ
0 1 0 0 0	0	(未使用)
0 1 0 0 1	1	
1 1 1 1 1	1	

【0058】

また、図2において、OPCはオペレーションコード、OPRはオペランドを

示す。オペレーションコードは、通信インタフェース（通信路）に接続されているデジタル機器に対する制御の内容を示し、オペランドは、オペレーションコードが必要とするデータを示す。次の表4に、再生のためのオペレーションコードおよびオペランドの一例を示す。

【0059】

【表4】

OPC		OPR	
再生	0xC3	次フレーム	0x30
		最低速	0x31
		低速4	0x32
		低速3	0x33
		低速2	0x34
		低速1	0x35
		通常速度(×1)	0x36
		高速1	0x37
		高速2	0x35
		高速3	0x38
		高速4	0x39
		最高速	0x3A
		前フレーム	0x3B

【0060】

図2で示されるコマンドのデータ長は、4バイト単位になっていて、4バイト

の整数倍に満たないときは、全てのビットが零のデータがビットストリームの最後に詰められ、全体として4バイトの整数倍にされる。

【0061】

図2に示した1394用のコマンドデータが表1～表4のように表される場合において、例えば、ビデオカセットレコーダ（VCR）に通常再生をさせたいときには、外部の機器から“0x0021C336”（なお、0xは16進法を示す）といったコマンドデータのコードが1394入出力ポート35に入力されることになる。つまり、最初の“0x00”は、コマンドデータの最初に0に固定された4ビットと、制御コマンドであることを表す次の4ビット（表1参照）とを示している。次の“0x21”は8ビットのヘッダアドレスを示し、サブデバイスタイプがVCRであること（表3参照）、およびそのVCR内にある2番目の機器であることを示している。さらに、次の“0xC336”は、表4から得られるオペコードおよびオペランドを示している。

【0062】

この通常再生のためのコードが1394入出力ポート35に入力されると、I/F回路27は、この入力されたコードに基づいて、通常再生用の制御データが記憶されているROM29内のアドレスを発生させ、MPU23に入力する。MPU23は、上記発生されたアドレスに従って制御データをROM29から読み出し、サーボ回路39を介して図示しない回転ドラムやキャプスタンモータを制御して、再生状態を保つようになっている。

【0063】

一方、上記RS-232C入出力ポート37へは、外部からRS-232C用のコマンドデータが入力される。ここで、本実施形態では、上述した1394用のコマンドデータおよびRS-232C用のコマンドデータのうち、少なくとも一部のコマンドデータについては共通に用いるようにしている。

【0064】

例えば、1394ドライバ31およびRS-232Cドライバ33においてそれぞれの通信方式で受信する同じ機能を有するコマンドデータは、すべて共通に用いるようにする。すなわち、RS-232CではM個（2以上の整数）のコマ

ンドデータを送受信し、1394では上記M個のコマンドデータと同じ機能を有するコマンドデータを含むN個（Nは $N \geq M$ を満たす2以上の整数）のコマンドデータを送受信するとした場合に、上記M個のコマンドデータを全て1394とRS-232Cとで共通に用いるようにする。または、上記M個のコマンドデータの一部を共通に用いるようにしても良い。

【0065】

このようにすることにより、コマンドデータを解釈して各種制御を行うI/F回路27やMPU23等を含む通信装置を、1394による通信方式とRS-232Cによる通信方式とで共通に用いることができ、1つのデジタル機器内に各種通信方式用に複数の通信装置を各々設けなくて済む。よって、1394およびRS-232Cの両通信方式に対応したデジタル機器を回路規模を増大させることなく構成することができる。

【0066】

ところで、RS-232Cでは、通常は2つのデジタル機器が1:1に接続される。そのため、機器の識別コードやデバイス番号等は不要である。そこで本実施形態では、同じ通常再生を示すのに、例えば“0xC336”といったコードをRS-232C入出力ポート37に入力するようにする。なお、上記1394の制御コードに対応したRS-232C用の再生コードの一例を次の表5に示す。

【0067】

【表 5】

再生コード	
次フレーム	0xC330
最低速	0xC331
低速 4	0xC332
低速 3	0xC333
低速 2	0xC334
低速 1	0xC335
通常速度 (×1)	0xC336
高速 1	0xC337
高速 2	0xC335
高速 3	0xC338
高速 4	0xC339
最高速	0xC33A
前フレーム	0xC33B

【0068】

このように機器の識別コードやデバイス番号等を省略して転送するようにすれ

ば、コマンド転送による遅延時間を短縮することができるので、比較的低速のインタフェースであるRS-232Cを使用する場合にも都合がよい。

【0069】

この通常再生のためのコードがRS-232C入出力ポート37に入力されると、I/F回路27は、この入力されたコードに基づいて、通常再生用の制御データが記憶されているROM29内のアドレスを発生させ、MPU23に入力する。MPU23は、上記発生されたアドレスに従って制御データをROM29から読み出し、サーボ回路39を介して図示しない回転ドラムやキャプスタンモータを制御して、再生状態を保つようになっている。

【0070】

なお、以上の実施形態では、1394入出力ポート35およびRS-232C入出力ポート37に入力される同じ機能を有するコマンドデータどうしが各通信方式で同じである例について説明したが、コマンドデータ自体は異なっても、該コマンドデータに基づいてROM29から発生される制御データを各通信方式で共通にすることによって回路規模の増大化を防ぐこともできる。

【0071】

この場合は、I/F回路27およびMPU23は、1394入出力ポート35およびRS-232C入出力ポート37においてそれぞれの通信方式で受信する同じ機能を有するコマンドデータに対して、同じ制御データを発生するようにする。すなわち、各入出力ポート35、37で受信するコマンドデータに応じて制御データの記憶されているROM29のアドレスを発生させるI/F回路27は、それぞれの通信方式で受信する同じ機能を有するコマンドデータに対して、上記ROM29における同じアドレスを発生させる。

【0072】

また、以上の実施形態では、IEEE1394規格とRS-232C規格とを用いて説明しているが、他の規格（例えばRS-422規格）を用いても良い。また、2つの通信規格に対応した通信装置だけでなく、それ以上の数の通信規格に対応した通信装置もコマンドデータの共通化によって回路規模を大きくすることなく構成することができる。

【0073】

また、以上の実施形態では、IEEE1394規格とRS-232C規格とで制御コードの下位2バイトを共通としているが、共通部分を他の構成にしても良い。また、制御のためのコード長は、上述したコード長（4バイト）に限らず、どんなコード長でも適用することが可能である。

【0074】

【発明の効果】

本発明は上述したように、複数種類の通信方式の中から任意の通信方式を選択して、通信路に接続されている機器を制御するためのコマンドデータを送受信する場合において、上記複数種類の通信方式が備える各複数のコマンドデータ、あるいは受信したコマンドデータに基づいて発生される各複数の機器制御データのうち、少なくとも一部は各通信方式で共通に用いるようにしたので、コマンドデータあるいは制御データを解釈して各種制御を行う通信装置を各通信方式で共通に用いることができ、1つの機器内に各種通信方式用に複数の通信装置を設けなくて済む。これにより、2種類以上の通信方式が選択可能で、しかも回路規模の増大によるコストアップの少ない通信装置を提供することができる。

【図面の簡単な説明】

【図1】

本発明の通信装置を適用した一実施形態に係るSDビデオカメラの構成を示すブロック図である。

【図2】

1394用のコマンドデータの一般的な形式を示す図である。

【図3】

IEEE1394シリアルバスの接続構成を示す図である。

【図4】

IEEE1394シリアルバスを用いた通信例を示すタイミングチャートである。

【符号の説明】

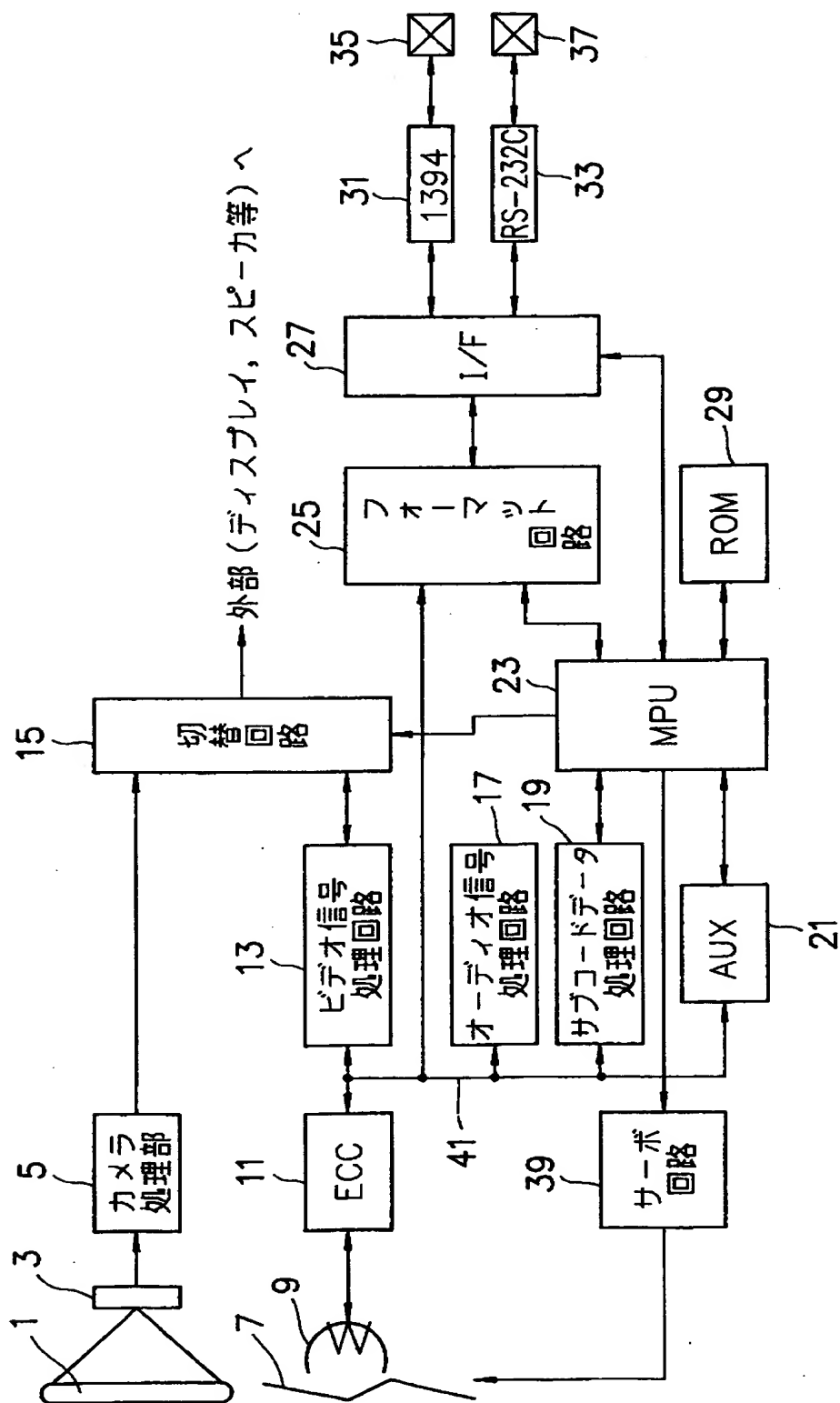
23 演算処理装置(MPU)

- 25 フォーマット回路
- 27 インタフェース回路 (I/F回路)
- 29 読み出し専用メモリ (ROM)
- 31 1394ドライバ
- 33 RS-232Cドライバ
- 35 1394入出力ポート
- 37 RS-232C入出力ポート

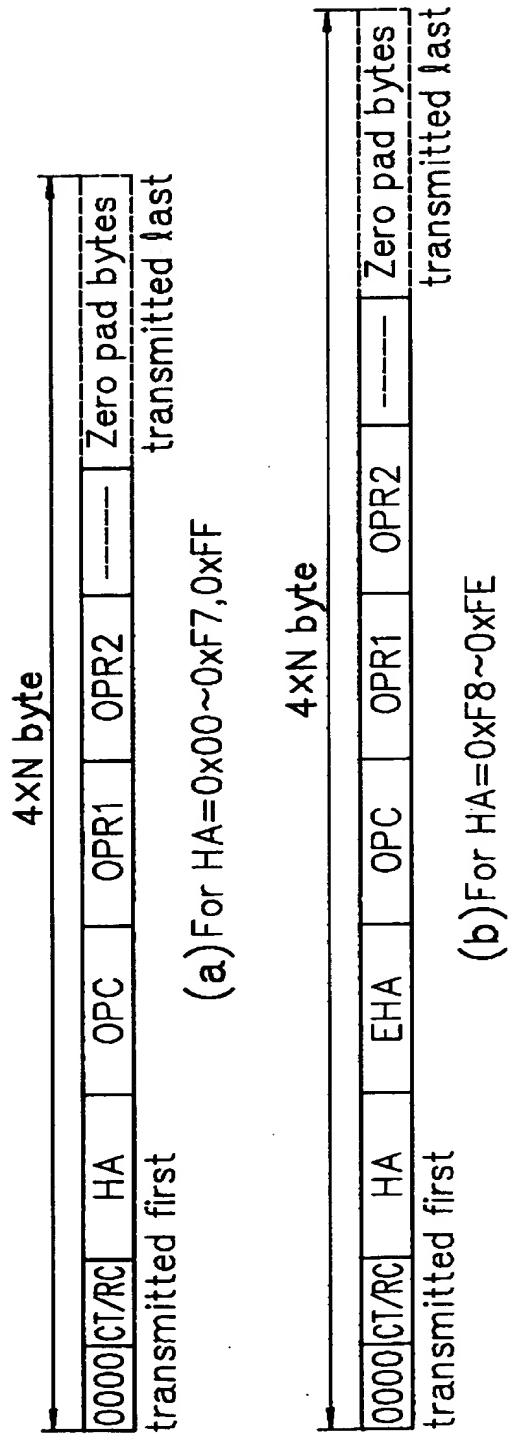
●
特平 9-030286

【書類名】 図面

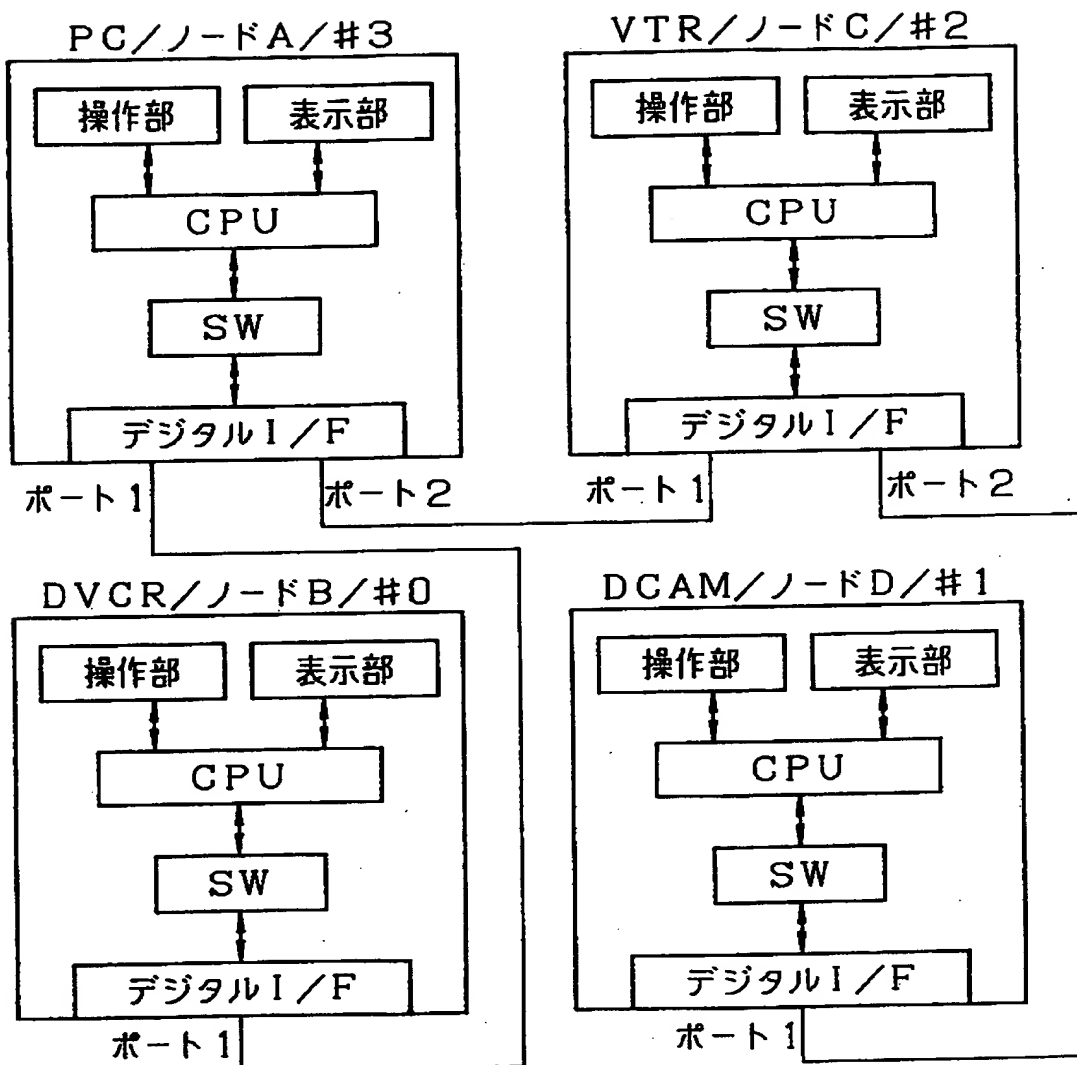
【図1】



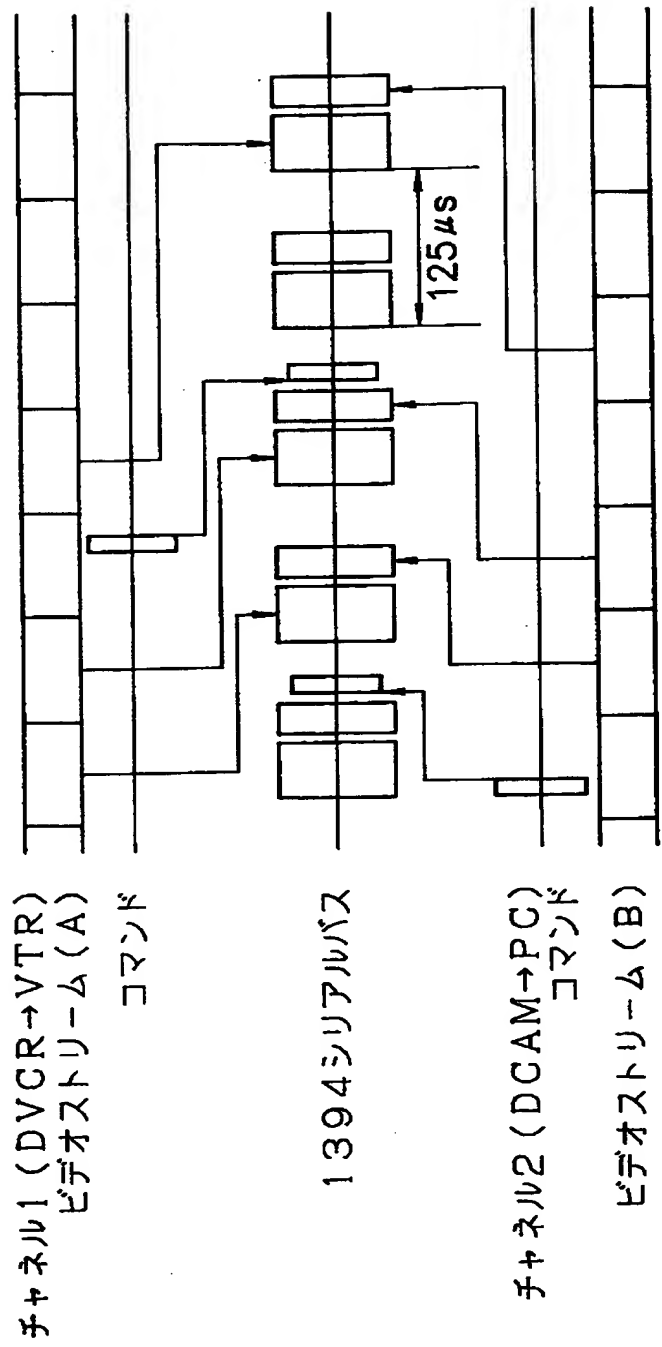
【図 2】



【図3】



【図4】



【書類名】 要約書

【要約】

【課題】 回路規模の増大によるコストアップを招くことなく、2種類以上の通信方式を選択できるようにする。

【解決手段】 複数種類の通信方式の中から任意の通信方式を選択し、通信路に接続されている機器を制御するためのコマンドデータを送受信する通信方法において、1394入出力ポート35およびRS-232C入出力ポート37で受信される各通信方式による複数のコマンドデータのうち、少なくとも一部は各通信方式で共通に用いるようにすることにより、コマンドデータを解釈して各種制御を行う通信装置を各通信方式で共通に用いることができるようにして、1つの機器内に各種通信方式用に複数の通信装置を設けなくて済むようにする。

【選択図】 図1

【書類名】 職権訂正データ
【訂正書類】 特許願

<認定情報・付加情報>

【特許出願人】

【識別番号】 000001007

【住所又は居所】 東京都大田区下丸子3丁目30番2号

【氏名又は名称】 キヤノン株式会社

【代理人】 申請人

【識別番号】 100090273

【住所又は居所】 東京都豊島区東池袋1丁目17番8号 池袋TGホ
ーメストビル5階 國分特許事務所

【氏名又は名称】 國分 孝悦

出 願 人 履 歴 情 報

識別番号 [000001007]

1. 変更年月日 1990年 8月30日

[変更理由] 新規登録

住 所 東京都大田区下丸子3丁目30番2号
氏 名 キヤノン株式会社